

Stéphane LESAGE
27, rue de New York
38000 Grenoble
37 ans - marié - Français
Tél : +33.6.62.35.36.05
E-mail : stephane.lesage@free.fr

Ingénieur ENSEEIHT

Electronique, Traitement du Signal Informatique embarquée, industrielle

SYNTHÈSE

Autonomie et créativité pour la conception du hardware, firmware jusqu'au software, interface utilisateur.
Optimisation pour contraintes temps réel. Travail en anglais.
Objectifs de carrière : Encadrement d'une équipe. A long terme, plus de responsabilité département R&D.

EXPÉRIENCE PROFESSIONNELLE

10/2011 - 10/2013 Responsable du R&D, ATEIS France, Claix, près de Grenoble.

Encadrement d'une petite équipe avec les moyens réduits d'une PME de 20 personnes. A l'écoute du besoin client grâce à une relation étroite avec les équipes commerciale et support pour l'amélioration continue des produits existants.
Travail sur produit catalogue ou projet client (Opéra Bastille, SNCF, RATP, Défense).

Conception et développement électronique numérique, informatique embarquée sur MCU et DSP, IHM sur PC, base de données et serveur, documentation en anglais et français de produits dans le domaine sur l'audio de sécurité, interphonie et sur IP.
Relation avec les sous-traitants pour l'industrialisation (PCB, mécanique).
Dossier de certification CE, normes sécurité électrique et CEM.

Mise en place d'outils et méthodes pour améliorer le travail.
Un développement sur un produit profite automatiquement à l'ensemble des produits de la gamme grâce au Framework que j'avais initié précédemment. Cela a permis la création rapide de nouveaux produits et a bénéficié à une nouvelle plateforme grâce à portage rapide des couches de bas niveau.

04/2006 - 09/2011 Ingénieur électronique embarquée, ATEIS International, près de Lausanne, Suisse.

Développement en assembleur sur équipements audio numérique existants.
Conception d'un nouveau produit et relation avec l'équipe à Taïwan.
Conception d'une nouvelle carte électronique « unité centrale » moderne avec l'équipe française pour leurs nouveaux produits. Cela m'a permis d'élaborer un Framework en C/C++, incluant les fonctions de bas niveau (drivers), le système audio, un système de variables et commandes extensible, une interface graphique orientée objet, un serveur web pour la configuration.
Conception et développement de 5 nouveaux produits utilisant cette nouvelle plateforme qui ont permis au groupe de prendre le virage de l'audio sur IP.

01/2005 - 02/2006 Création d'une entreprise de restauration rapide, Pizza House, près de Genève.
Gestion administrative et comptabilité d'une petite entreprise.

06/2001 - 12/2004 Développement middleware jeux vidéo 3D pour création d'entreprise, Elixys à Lyon.

Conception et réalisation d'un environnement de développement cross-platform facilitant et accélérant la programmation d'applications 3D temps-réel interactives ainsi que divers logiciels utilisant cette plateforme.
Programmation Orientée Objet en C++ : plus de 800 classes et structures totalisant plus de 100 000 lignes, APIs entièrement documentées, ouvertes et évolutives « plugable ». Programmation des couches basses d'abstraction pour PC et console Xbox. Bibliothèques mathématiques, algorithmes et synthèse d'images en 3D.
Développement d'interfaces graphiques sous windows. Réalisation du site web.

- 10/1999 - 06/2001** Thèse (abandonnée), Laboratoire TéSA à Toulouse.
« Classification de modulations numériques à l'aide de méthodes MCMC »
Algorithmes statistiques de traitement du signal sous MATLAB.
2 publications en anglais et enseignement à l'ENSEEIH:
Cours et TP sur les processeurs DSP, TP sur la programmation de FPGA.
- 04/1999 - 09/1999** Stage de fin d'études, Laboratoire d'astrophysique de Toulouse pour le CNES.
Estimation de paramètres instrumentaux pour correction de l'effet « pyjama » sur les images des satellites SPOT.
Programmation en C et MATLAB sous environnement UNIX et Linux.
- 07/1998 - 09/1998** Stage 2^{ème} année, Alcatel Space Industries à Toulouse
Réalisation d'un simulateur d'un système de navigation par satellite pour évaluer les performances du futur système de navigation européen Galiléo.
Modèle réalisé avec l'outil OPNET et code en langage C.
- 10/1997 - 11/1997** Développeur pour N7-Projets, Junior entreprise de l'ENSEEIH.
Réalisation d'un petit logiciel de conversion d'unités pour le Centre de Métrologie AEROSPATIALE Bordeaux.
- 07/1997 - 09/1998** Ouvrier en salle blanche, Motorola à Toulouse.
Fabrication de circuits intégrés MOS sur plaquette de silicium (wafer) de 6 pouces.

EXPÉRIENCE PERSONNELLE

J'ai commencé l'informatique très tôt, vers l'âge de 10 ans.
Pendant mes études au lycée et classes préparatoires, réalisation de « démos » avec un groupe, programmes artistiques en temps-réel visant à repousser les limites techniques d'une machine.
Synthèse de musique, d'images 2D et 3D en assembleur sur machine bi-processeur 68030 et DSP 56001.

FORMATION

- 1998-1999** DEA Signaux, Images et Communication.
Réalisation d'un décodeur MPEG Audio sur ADSP 2100.
- 1996-1999** Diplôme d'ingénieur de l'ENSEEIH à Toulouse.
Electronique, spécialité Traitement du Signal.
- 1994-1996** Classes Préparatoires aux Grandes Ecoles au lycée du Parc à Lyon.
- Anglais** 860 au TOEIC, conversation courante, support téléphonique, rédaction technique.
Allemand Bases solides de 1^{ère} langue, très peu pratiqué, mais rapidement perfectible.

COMPÉTENCES MAITRISES

- Langages** C, programmation orientée objet en C++ et Visual Basic .NET.
Assembleur Analog Devices Blackfin, Texas Instruments C674x, MSP430, et C54.
Env. Dev. Visual Studio, Qt Develop, Visual DSP++, Code Composer Studio (Eclipse).
Débugage avec sonde JTAG ou extrême avec les moyens du bord (LED, log).
Libraries / API QT, .NET Framework, BSD sockets, multi-threading, RTOS, codecs Audio.
Outils Scilab / Matlab, Mantis Bug Tracker, Wireshark, édition Sons/Images, Office.
Electronique Saisie de schéma Cadstar, Kicad. Routage de PCB simples. Prototypage.
RS232/485, I2C, SPI, audio I2S/TDM, SDRAM, NAND Flash, Ethernet, LCD tactile.
Réseau / Comm. Ethernet, TCP/IP, HTTP, Modbus.
Open Source LwIP, YAFFS2, Speex.
- A réactualiser** VHDL/Verilog sur FPGA, assembleur Motorola 68k et Intel x86.
HTML, PHP, Javascript, MySQL, PostgreSQL.